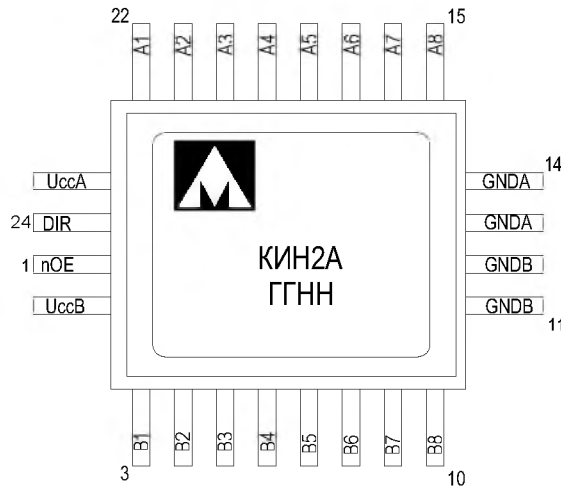




**Комплект микросхем
8-разрядных шинных формирователей выходных уровней
5572ИН2АУ, К5572ИН2АУ, К5572ИН2АУК,
5572ИН2БУ, К5572ИН2БУ, К5572ИН2БУК,
К5572ИН2Н4**



ГГ – год выпуска
НН – неделя выпуска

**Основные характеристики
микросхемы:**

- Напряжение питания портов А и В, U_{cc} от 1,65 до 5,5 В;
- Статический ток потребления, I_{cc} , не более 30 мкА;
- Количество разрядов данных 8;
- Два независимых домена напряжения питания;

- Рабочий диапазон температур:

Обозначение	Диапазон
5572ИН2А(Б)У	минус 60 ÷ 125 °С
К5572ИН2А(Б)У	минус 60 ÷ 125 °С
К5572ИН2А(Б)УК	0 ÷ 70 °С

Тип корпуса:

- 24-выводной металлокерамический корпус Н06.24-1В;
- микросхемы К5572ИН2Н4 поставляются в бескорпусном исполнении.

Общее описание и области применения микросхемы

Микросхема представляет собой шинный формирователь выходных уровней.

Микросхема предназначена для сопряжения интерфейсных шин, имеющих разные уровни питающих напряжений. Микросхема предназначена для применения в широкой номенклатуре аппаратуры специального назначения.

1 Структурная блок-схема микросхемы

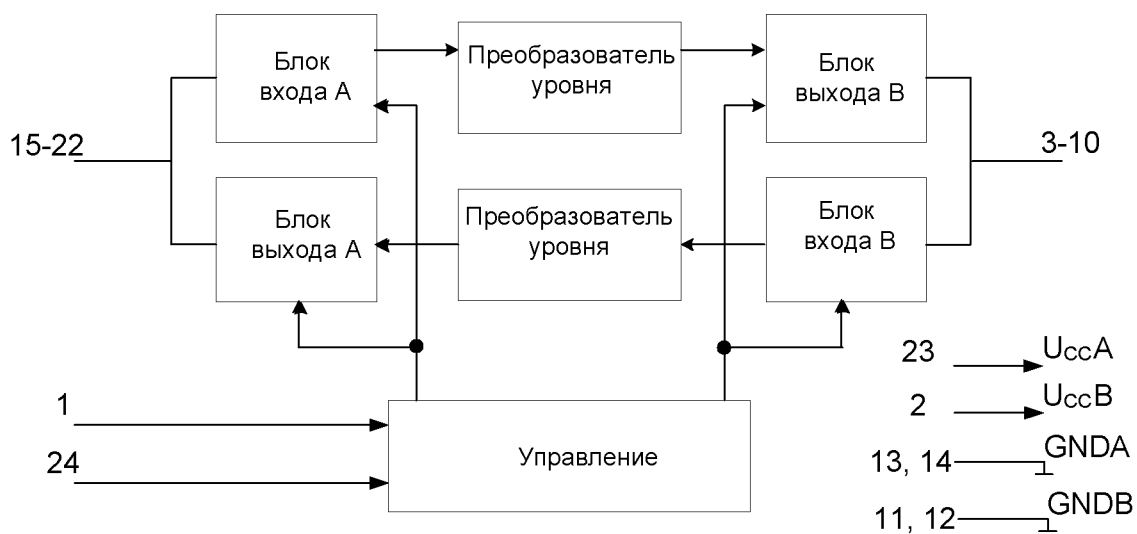


Рис. 1 – Структурная блок-схема микросхемы

2 Условное графическое обозначение

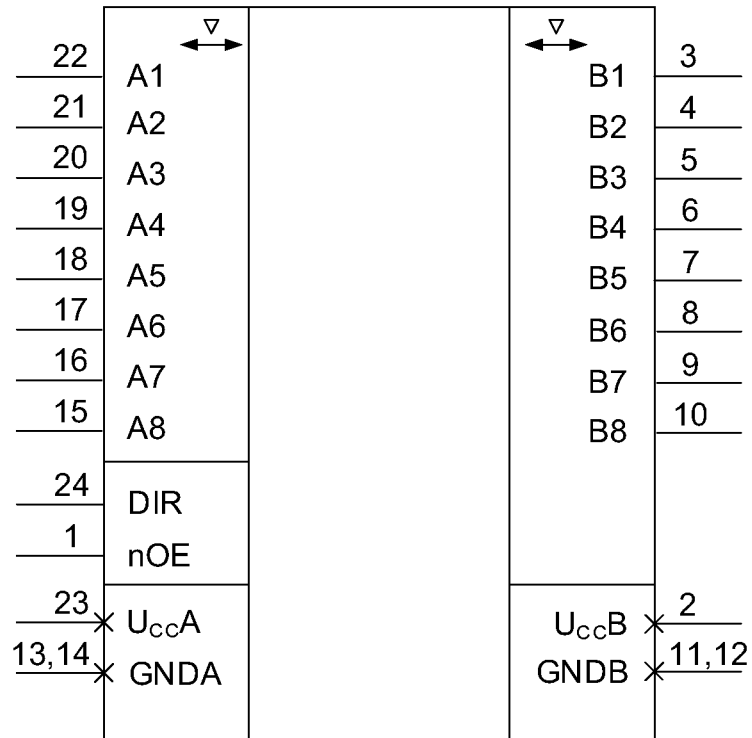


Рис. 2 – Условное графическое обозначение

3 Описание выводов

Таблица 1 – Описание выводов и контактных площадок (КП) 8-ми разрядного шинного формирователя

№ вывода корпуса микросхемы (К)5572ИН2А(Б)У(К)	№ КП микросхемы К5572ИН2Н4	Обозначение вывода	Функциональное назначение выводов
1	23	nOE	Вход разрешения переключения портов (Активный низкий уровень сигнала)
2	24	U _{ccB}	Напряжение питания порта В
3	1	В1	Вход/выход 1-го разряда порта В
4	2	В2	Вход/выход 2-го разряда порта В
5	3	В3	Вход/выход 3-го разряда порта В
6	4	В4	Вход/выход 4-го разряда порта В
7	5	В5	Вход/выход 5-го разряда порта В
8	6	В6	Вход/выход 6-го разряда порта В
9	7	В7	Вход/выход 7-го разряда порта В
10	8	В8	Вход/выход 8-го разряда порта В
11	9	GNDB	Общий порта В
12	9	GNDB	Общий порта В
13	10	GNDA	Общий порта А
14	10	GNDA	Общий порта А
15	12	А8	Вход/выход 8-го разряда порта А
16	13	А7	Вход/выход 7-го разряда порта А
17	14	А6	Вход/выход 6-го разряда порта А
18	15	А5	Вход/выход 5-го разряда порта А
19	16	А4	Вход/выход 4-го разряда порта А
20	17	А3	Вход/выход 3-го разряда порта А
21	18	А2	Вход/выход 2-го разряда порта А
22	19	А1	Вход/выход 1-го разряда порта А
23	21	U _{ccA}	Напряжение питания порта А
24	22	DIR	Вход управления направлением распространения сигнала
–	11, 20	–	Выбор мощности выходного буфера. Определяется вариантом разварки (см. таблицу 2)

Таблица 2 – Варианты разварки КП № 11, 20 микросхемы К5572ИН2Н4

Вариант разварки	№ КП микросхемы К5572ИН2Н4	Обозначение КП	Функциональное назначение КП
А	11	GNDA	Общий порта А
	20	–	Не разваривается
Б	11	–	Не разваривается
	20	U _{cc} A	Напряжение питания порта А

4 Указания по применению и эксплуатации

При ремонте аппаратуры и измерении параметров микросхем замену микросхем необходимо проводить только при отключенных источниках питания.

Инструмент для пайки (сварки) и монтажа не должен иметь потенциал, превышающий 0,3 В относительно шины "Общий".

При эксплуатации микросхемы выводы GNDA и GNDB необходимо соединить с шиной "Общий". Помеха на этих выводах не должна превышать 0,02 В.

При эксплуатации микросхем не допускается отключение питания порта А при включенном питании порта В.

Для получения максимального быстродействия микросхем фронты входных сигналов не должны превышать 5 нс.

Порядок подачи и снятия напряжения питания и входных сигналов на микросхемы должен быть следующим:

- подача (включение микросхемы): общий, питание порта А, питание порта В, сигналы управления nOE и DIR, входные сигналы или одновременно;
- снятие (выключение микросхемы): в обратном порядке или одновременно.

5 Описание функционирования микросхемы

Микросхема представляет собой одноканальный 8-разрядный формирователь уровней выходных сигналов.

Каждый канал имеет автономное питание, информационные порты (А<1:8>, В<1:8>) и сигналы управления nOE и DIR. Входные уровни сигналов управления nOE и DIR должны соответствовать уровню напряжения порта А.

Входы разрядов портов схематически доопределены до уровня логического «0» или «1». Если используемый разряд порта отключить, на входе будет сохраняться последнее логическое состояние. Неиспользуемые входы разрядов портов допускается оставлять свободными.

Таблица 3 – Таблица истинности

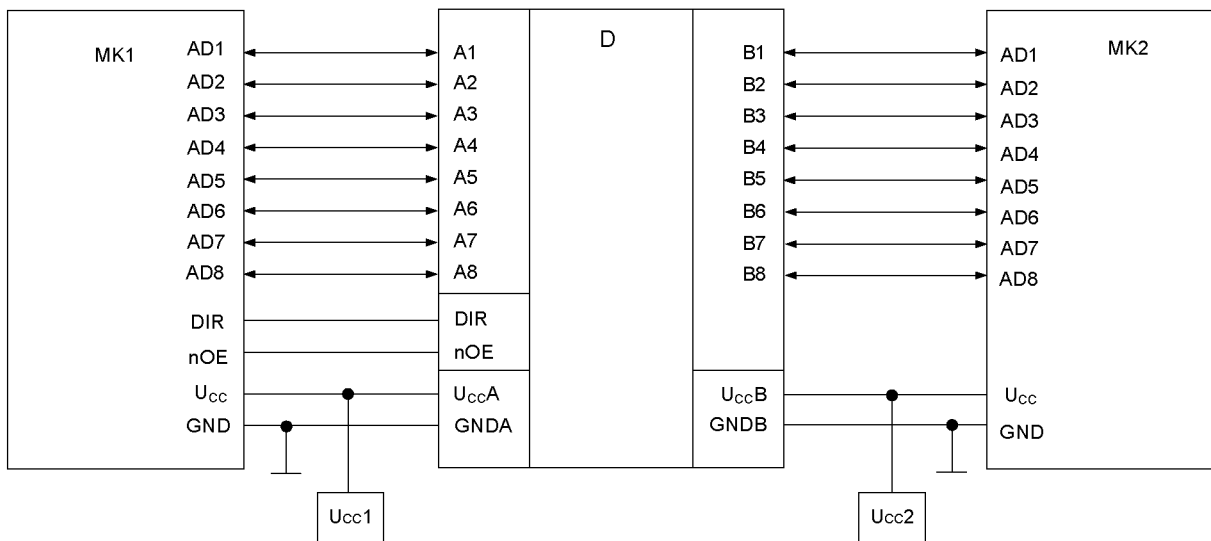
Сигналы управления		Порты		Режим
nOE	DIR	А-порт	В-порт	
L	L	Выходные данные	Входные данные	Передача данных из порта-В в порт-А
L	H	Входные данные	Выходные данные	Передача данных из порта-А в порт-В
H	X	Z	Z	Выключен

H – состояние высокого уровня;

L – состояние низкого уровня;

X – любое состояние высокого или низкого уровня.

6 Типовая схема включения



- D – микросхема или один канал микросхемы.
 МК1, МК2 – микроконтроллер/блок/устройство.

Если порт В является выходом, а сопряженное с ним устройство МК2 отключено, допускается отключение питания порта В или перевод выходов порта В в состояние «Выключено».

Рис. 3 – Типовая схема включения микросхем

7 Предельно-допустимые характеристики микросхемы

Таблица 4 – Предельно-допустимые и предельные режимы эксплуатации микросхем

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра			
		предельно-допустимый режим		предельный режим	
		не менее	не более	не менее	не более
Напряжение питания портов А и В, В	U_{CC} (U_{CCA} и U_{CCB})	1,65	5,5	–	6,0
Входное напряжение высокого уровня портов А и Б, и на выводах nOE и DIR, В, при: $U_{CCI} = 1,65 - 1,95$ В; $U_{CCI} = 2,25 - 2,75$ В; $U_{CCI} = 3,0 - 3,6$ В; $U_{CCI} = 4,5 - 5,5$ В	U_{IH}	1,5 1,7 2,0 $U_{CCI} \cdot 0,7$	U_{CCI}	–	$U_{CCI} + 0,3$
Входное напряжение низкого уровня портов А и Б, и на выводах nOE и DIR, В, при: $U_{CCL} = 1,65 - 1,95$ В; $U_{CCL} = 2,25 - 2,75$ В; $U_{CCL} = 3,0 - 3,6$ В; $U_{CCL} = 4,5 - 5,5$ В	U_{IL}	0	$U_{CCI} \cdot 0,35$ 0,7 0,8 $U_{CCI} \cdot 0,3$	–0,3	–
Напряжение, прикладываемое к портам А и В в состоянии «Выключено», В	U_Z	0	U_{CCI}	–	–
Емкость нагрузки, пФ	C_L	–	50	–	–
5572ИН2АУ; К5572ИН2Н4 (вариант разварки А по таблице)					
Выходной ток высокого уровня портов А и В, мА $U_{CC} = 1,65 - 1,95$ В; $U_{CC} = 2,25 - 2,75$ В; $U_{CC} = 3,0 - 3,6$ В; $U_{CC} = 4,5 - 5,5$ В	I_{OH}	–4 –8 –16 –24		–32	
Выходной ток низкого уровня портов А и В, мА $U_{CC} = 1,65 - 1,95$ В; $U_{CC} = 2,25 - 2,75$ В; $U_{CC} = 3,0 - 3,6$ В; $U_{CC} = 4,5 - 5,5$ В	I_{OL}		4 8 16 24		32
5572ИН2БУ; К5572ИН2Н4 (вариант разварки Б по таблице)					
Выходной ток высокого уровня портов А и В, мА $U_{CC} = 1,65 - 1,95$ В; $U_{CC} = 2,25 - 2,75$ В; $U_{CC} = 3,0 - 3,6$ В; $U_{CC} = 4,5 - 5,5$ В	I_{OH}	–2 –4 –8 –12		–16	

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра			
		предельно- допустимый режим		предельный режим	
		не менее	не более	не менее	не более
Выходной ток низкого уровня портов А и В, мА $U_{CC} = 1,65 - 1,95 \text{ В};$ $U_{CC} = 2,25 - 2,75 \text{ В};$ $U_{CC} = 3,0 - 3,6 \text{ В};$ $U_{CC} = 4,5 - 5,5 \text{ В}$	I_{OL}		2 4 8 12		16
Примечание – Не допускается одновременное воздействие двух и более предельных режимов					

8 Электрические параметры микросхемы

Таблица 5 – Электрические параметры микросхем при приёмке и поставке

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Выходное напряжение высокого уровня портов А и В, В, при: $U_{CC} = 1,65 - 1,95 \text{ В};$ $U_{CC} = 2,25 - 2,75 \text{ В};$ $U_{CC} = 3,0 - 3,6 \text{ В};$ $U_{CC} = 4,5 - 5,5 \text{ В}$	U_{OH}	1,2 1,9 2,4 3,8	– – – –	25, 125, –60
Выходное напряжение низкого уровня портов А и В, В, при: $U_{CC} = 1,65 - 1,95 \text{ В};$ $U_{CC} = 2,25 - 2,75 \text{ В};$ $U_{CC} = 3,0 - 3,6 \text{ В};$ $U_{CC} = 4,5 - 5,5 \text{ В}$	U_{OL}	– – – –	0,45 0,4 0,55 0,55	25, 125, –60
Входной ток на выводах \overline{OE} и DIR, мкА	I_{I1}	–10	10	25, 125, –60
Входной ток выводов портов А и В в статическом режиме, мкА, при: $U_{\overline{OE}} = U_{CC}$	I_{I2}	–10	10	25, 125, –60
Входной ток переключения портов А и В из высокого в низкий уровень, мкА, при: $U_{CC} = 1,65 - 1,95 \text{ В};$ $U_{CC} = 2,25 - 2,75 \text{ В};$ $U_{CC} = 3,0 - 3,6 \text{ В};$ $U_{CC} = 4,5 - 5,5 \text{ В}$	I_{IHL}	–30 –40 –50 –60	–	25, 125, –60
Входной ток переключения портов А и В из низкого в высокий уровень, мкА, при: $U_{CC} = 1,65 - 1,95 \text{ В};$ $U_{CC} = 2,25 - 2,75 \text{ В};$ $U_{CC} = 3,0 - 3,6 \text{ В};$ $U_{CC} = 4,5 - 5,5 \text{ В}$	I_{ILH}	–	30 40 50 60	25, 125, –60
Статический ток потребления (суммарный), мкА,	I_{CC}	–	30	25, 125, –60
Время распространения входного сигнала порта А или В, нс, при: $U_{\overline{OE}} = 0 \text{ В},$ $U_{DIR} = U_{CCA}$ для $U_{CCI} = U_{CCA}, U_{CCO} = U_{CCB}$ и $U_{DIR} = 0 \text{ В},$ для $U_{CCI} = U_{CCB}, U_{CCO} = U_{CCA}$ при: $U_{CCI} = 1,65 - 1,95 \text{ В}, U_{CCO} = 1,65 - 5,5 \text{ В}$ $U_{CCI} = 2,25 - 2,75 \text{ В}, U_{CCO} = 1,65 - 5,5 \text{ В}$ $U_{CCI} = 3,0 - 3,6 \text{ В}, U_{CCO} = 1,65 - 5,5 \text{ В}$ $U_{CCI} = 4,5 - 5,5 \text{ В}, U_{CCO} = 1,65 - 5,5 \text{ В}$	t_{PHL} t_{PLH}	–	40 35 30 25	25, 125, –60

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Время задержки распространения входного сигнала по сигналу nOE, нс, при: $U_{DIR} = U_{CCA}$ для $U_{CCI} = U_{CCA}$, $U_{CCO} = U_{CCB}$ или $U_{DIR} = 0 В$ для $U_{CCI} = U_{CCB}$, $U_{CCO} = U_{CCA}$ при: $U_{CCI} = 1,65 - 1,95 В$, $U_{CCO} = 1,65 - 1,95 В$ $U_{CCI} = 1,65 - 1,95 В$, $U_{CCO} = 2,25 - 2,75 В$ $U_{CCI} = 1,65 - 1,95 В$, $U_{CCO} = 3,0 - 3,6 В$ $U_{CCI} = 1,65 - 1,95 В$, $U_{CCO} = 4,5 - 5,5 В$	t_{PHZ}, t_{PLZ} t_{PZH}, t_{PZL}	-	45	25, 125, -60
			40	
			35	
			30	
Примечания: U_{CCI} – питание порта на который поступает передаваемый сигнал. Для порта А $U_{CCI} = U_{CCA}$, для порта В $U_{CCI} = U_{CCB}$. U_{CCO} – питание порта, из которого выходит передаваемый сигнал. Для порта А $U_{CCO} = U_{CCA}$, для порта В $U_{CCO} = U_{CCB}$				

Микросхемы устойчивы к воздействию статического электричества с потенциалом не менее 2 000 В.

9 Справочные данные

Значение собственной резонансной частоты не менее 15,1 кГц.

Тепловое сопротивление кристалл-корпус не более 16,77 °С/Вт.

Предельная температура р–п перехода кристалла 150 °С.

Максимальное значение емкости вывода микросхемы на частотах менее 1 МГц не превышает:

- 1,0 пФ для $U_{CC} = 1,8$ В;
- 10,7 пФ для $U_{CC} = 2,5$ В;
- 10,5 пФ для $U_{CC} = 3,3$ В;
- 10,2 пФ для $U_{CC} = 5,0$ В.

Дополнительные параметры микросхемы приведены в таблице 6.

Значения импульсной электрической прочности (ИЭП) и предельно-допустимых одиночных импульсов напряжения (ОИН) приведены в таблице 7.

Типовые значения частоты передачи данных в зависимости от напряжения питания входного и выходного каналов приведены в таблице 8.

Таблица 6 – Справочные данные

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Динамический ток потребления, мА, $U_{CCA} = U_{CCB} = 5,5$ В при $f^* = 5$ МГц для - 5572ИН2АУ для - 5572ИН2БУ при $f = 25$ МГц для - 5572ИН2АУ для - 5572ИН2БУ при $f = 50$ МГц для - 5572ИН2АУ для - 5572ИН2БУ	I_{CC}	–	5	25, 125, –60
		–	4	
		–	21	
		–	17	
		–	37	
		–	30	
* f – частота передаваемых импульсных сигналов				

Таблица 7 – Показатели ИЭП микросхем

Тип вывода	Предельно-допустимое напряжение ОИН, В		
	Длительность ОИН, мкс		
	0,1	1	10
Входы	300	100	75
Выходы	-	150	-
Цепь питания	1500	1200	1000

	Расчетная предельно-допустимая энергия ОИН, мДж		
	Длительность ОИН, мкс		
	0,1	1	10
Входы	$5,6 \cdot 10^{-2}$	$6,7 \cdot 10^{-2}$	$2,1 \cdot 10^{-1}$
Выходы	-	$9,7 \cdot 10^{-2}$	-
Цепь питания	1,3	7,2	29

Таблица 8 – Типовые значения частоты передачи данных при $t_r = t_f \leq 1,6$ нс

Напряжение питания канала выходного сигнала, В	Частота передачи данных, МГц		
	Напряжение питания канала входного сигнала, В		
	1,8	2,5	3,3
1,8	70	80	90
2,5	100	130	150
3,3	110	170	190
5,0	120	180	200

10 Временные диаграммы

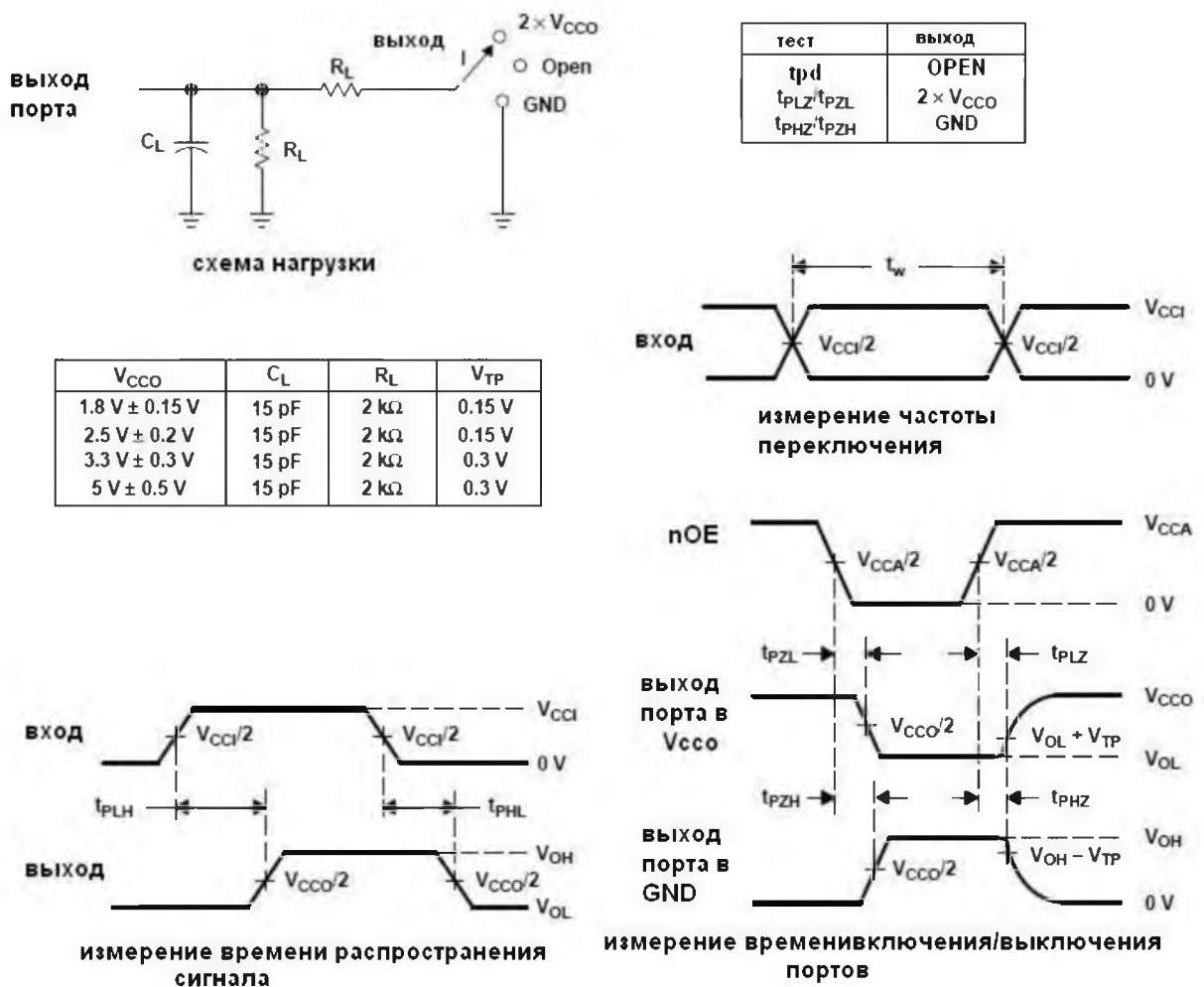


Рис. 4 – Временные диаграммы

11 Максимальная рабочая частота

Измерения проводились при комнатной температуре окружающей среды на тестовой плате с запаянной микросхемой, без резистора нагрузки, без конденсатора нагрузки. К выходу микросхемы подключен осциллограф Tektronix DPO7254 с щупом Tektronix P6158. С генератора сигнала Agilent 81130A на вход микросхемы подавался меандр на нагрузку 50 Ом, время фронта и спада входного сигнала $t \leq 1,6$ нс. Сигнал передавался из канала «В» в канал «А» микросхемы. Критерием определения максимальной частоты являлось уменьшение амплитуды выходного сигнала.

Таблица 9

	U _{ссВ} = 1,8 В	U _{ссВ} = 2,5 В	U _{ссВ} = 3,3 В	U _{ссВ} = 5,0 В
U _{ссА} = 1,8 В	70 МГц	80 МГц	90 МГц	уточняется
U _{ссА} = 2,5 В	100 МГц	130 МГц	150 МГц	уточняется
U _{ссА} = 3,3 В	110 МГц	170 МГц	190 МГц	уточняется
U _{ссА} = 5,0 В	120 МГц	180 МГц	200 МГц	уточняется

12 Время распространения сигнала от входа к выходу и времени задержки включения/отключения

Измерения проводились при температуре окружающей среды 25 °С без резистора нагрузки, без конденсатора нагрузки, к выходу подключен щуп осциллографа Agilent DSO9104A Сmin щупа на 1 МОм = 10 пФ (на щупе указан диапазон от 10 пФ до 22 пФ).

Измерения t_{PLH}/t_{PHL} проводились по уровню 50 % задаваемого и выходного сигнала. При измерении t_{PLZ}/t_{PZL} к выходу подключается резистор $R = 2$ кОм на U_{CCA} или U_{CCB} . При измерении t_{PHZ}/t_{PZH} к выходу подключается резистор $R = 2$ кОм на землю. Длительность задаваемого фронта/спада по nOE равна 5 нс. Измерения проводились по уровню 50 % задаваемого nOE, $0.9 \cdot U_{CC}$ и $0.1 \cdot U_{CC}$ для выходного сигнала для t_{PHZ} и t_{PLZ} соответственно.

t_r – время нарастания входного сигнала.

Таблица 10

		U _{CC} A = 1,8 В							
Направление	Параметр	U _{CC} B = 1,8 В		U _{CC} B = 2,5 В		U _{CC} B = 3,3 В		U _{CC} B = 5 В	
		$t_r=5$ нс	$t_r=36$ нс	$t_r=5$ нс	$t_r=36$ нс	$t_r=5$ нс	$t_r=36$ нс	$t_r=5$ нс	$t_r=36$ нс
А в В	t_{PLH} , нс	11,2	18,0	8,4	15,2	7,4	14,2	6,7	13,6
	t_{PHL} , нс	10,2	14,3	7,1	11,3	6,1	10,2	5,3	9,4
В в А		$t_r=5$ нс	$t_r=36$ нс	$t_r=5$ нс	$t_r=50$ нс	$t_r=5$ нс	$t_r=33$ нс	$t_r=5$ нс	$t_r=25$ нс
	t_{PLH} , нс	11,1	17,8	9,7	13,6	9,4	11,5	9,6	11,9
	t_{PHL} , нс	10,1	14,2	9,1	11,2	8,9	10,8	9,0	10,6
nOE к А	t_{PHZ} , нс	TBD		TBD		15,0		TBD	
	t_{PLZ} , нс	TBD		TBD		15,3		TBD	
nOE к В	t_{PHZ} , нс	11,8		10,2		9,9		9,5	
	t_{PLZ} , нс	12,3		10,6		10,2		9,5	
nOE к А	t_{PZH} , нс	TBD		TBD		14,5		TBD	
	t_{PZL} , нс	TBD		TBD		15,1		TBD	
nOE к В	t_{PZH} , нс	11,8		8,8		7,7		7,0	
	t_{PZL} , нс	15,2		10,6		8,9		7,8	

Таблица 11

U _{ссА} = 2,5 В									
Направление	Параметр	U _{ссВ} = 1,8 В		U _{ссВ} = 2,5 В		U _{ссВ} = 3,3 В		U _{ссВ} = 5 В	
		t _r =5нс	t _r =50нс	t _r =5 нс	t _r =50нс	t _r =5нс	t _r =50нс	t _r =5нс	t _r =50нс
А в В	t _{PLH} , нс	9,8	13,9	6,9	10,9	5,9	9,9	5,2	9,2
	t _{PHL} , нс	9,1	11,7	6,0	8,5	4,9	7,5	4,2	6,6
В в А		t _r =5нс	t _r =36нс	t _r =5 нс	t _r =50нс	t _r =5нс	t _r =33нс	t _r =5нс	t _r =25нс
	t _{PLH} , нс	8,2	14,9	6,7	10,7	6,4	8,5	6,6	8,9
	t _{PHL} , нс	7,0	11,1	6,0	8,0	5,8	7,7	5,8	7,4
пОЕ к А	t _{PHZ} , нс	TBD		TBD		10,3		TBD	
	t _{PLZ} , нс	TBD		TBD		10,2		TBD	
пОЕ к В	t _{PHZ} , нс	9,8		8,4		8,1		7,4	
	t _{PLZ} , нс	10,7		8,6		8,1		7,5	
пОЕ к А	t _{PZH} , нс	TBD		TBD		8,4		TBD	
	t _{PZL} , нс	TBD		TBD		8,7		TBD	
пОЕ к В	t _{PZH} , нс	10,2		7,1		6,0		5,2	
	t _{PZL} , нс	13,5		8,8		7,1		5,9	

Таблица 12

U _{ссА} = 3,3 В									
Направление	Параметр	U _{ссВ} = 1,8 В		U _{ссВ} = 2,5 В		U _{ссВ} = 3,3 В		U _{ссВ} = 5 В	
		t _r =5нс	t _r =33нс	t _r =5 нс	t _r =33нс	t _r =5нс	t _r =33нс	t _r =5нс	t _r =33нс
А в В	t _{PLH} , нс	9,5	11,7	6,6	8,8	5,5	7,8	4,8	7,0
	t _{PHL} , нс	8,9	11,0	5,8	7,9	4,7	6,7	3,9	5,8
В в А		t _r =5нс	t _r =36нс	t _r =5 нс	t _r =50нс	t _r =5нс	t _r =33нс	t _r =5нс	t _r =25нс
	t _{PLH} , нс	7,2	13,9	5,7	9,7	5,4	7,5	5,5	7,9
	t _{PHL} , нс	6,0	10,1	4,9	6,9	4,6	6,5	4,7	6,2
пОЕ к А	t _{PHZ} , нс	TBD		TBD		8,5		TBD	
	t _{PLZ} , нс	TBD		TBD		8,7		TBD	
пОЕ к В	t _{PHZ} , нс	9,3		7,7		7,4		6,7	
	t _{PLZ} , нс	9,9		8,0		7,5		6,9	
пОЕ к А	t _{PZH} , нс	TBD		TBD		6,5		TBD	
	t _{PZL} , нс	TBD		TBD		6,6		TBD	
пОЕ к В	t _{PZH} , нс	9,8		6,7		5,6		4,8	
	t _{PZL} , нс	13,2		8,4		6,7		5,5	

Таблица 13

U _{сcA} = 5 В									
Направление	Параметр	U _{сcB} = 1,8 В		U _{сcB} = 2,5 В		U _{сcB} = 3,3 В		U _{сcB} = 5 В	
		t _r =5нс	t _r =25нс	t _r =5 нс	t _r =25нс	t _r =5нс	t _r =25нс	t _r =5нс	t _r =25нс
А в В	t _{PLH} , нс	9,7	12,0	6,7	9,0	5,7	8,0	4,9	7,3
	t _{PHL} , нс	9,0	10,7	5,9	7,5	4,7	6,3	3,7	4,0
В в А		t _r =5нс	t _r =36нс	t _r =5 нс	t _r =50нс	t _r =5нс	t _r =33нс	t _r =5нс	t _r =25нс
	t _{PLH} , нс	6,5	13,3	5,0	9,2	4,6	6,8	4,8	7,2
	t _{PHL} , нс	5,2	9,3	4,1	6,0	3,8	5,6	3,6	3,9
nOE к А	t _{PHZ} , нс	TBD		TBD		7,5		TBD	
	t _{PLZ} , нс	TBD		TBD		7,5		TBD	
nOE к В	t _{PHZ} , нс	9,3		7,7		7,1		6,7	
	t _{PLZ} , нс	10,0		8,1		7,3		6,8	
nOE к А	t _{PZH} , нс	TBD		TBD		5,3		TBD	
	t _{PZL} , нс	TBD		TBD		5,3		TBD	
nOE к В	t _{PZH} , нс	9,7		6,6		5,4		4,7	
	t _{PZL} , нс	13,1		8,3		6,5		5,3	

13 Типовые зависимости

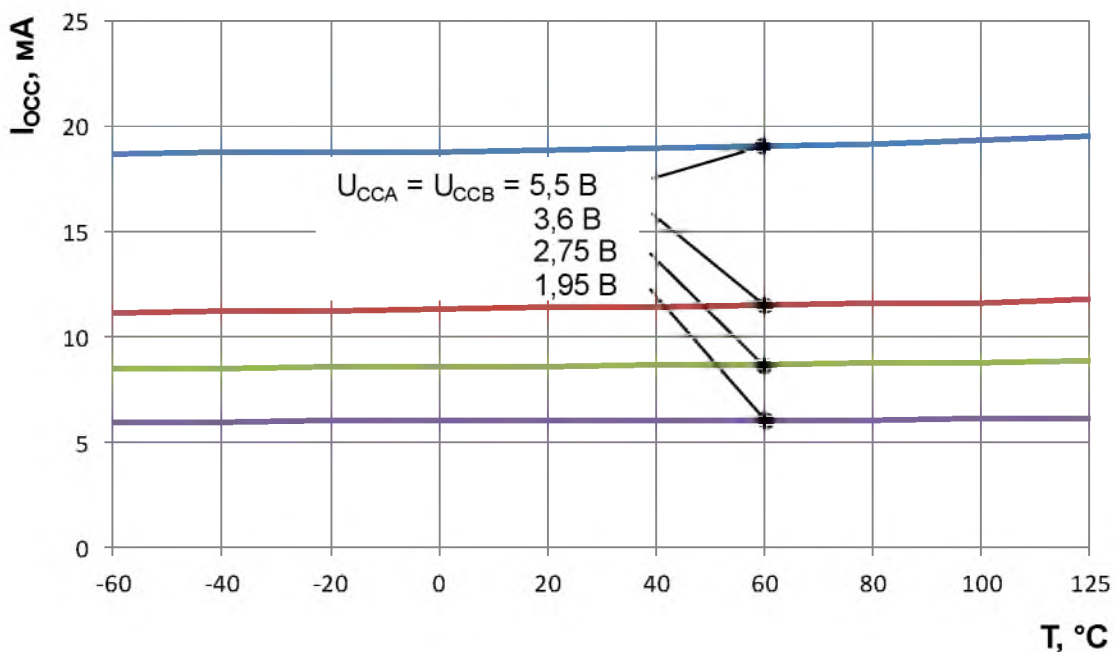


Рис. 5 – Зависимость динамического тока потребления (без нагрузки) $I_{осс}$ от температуры при $f = 25$ МГц

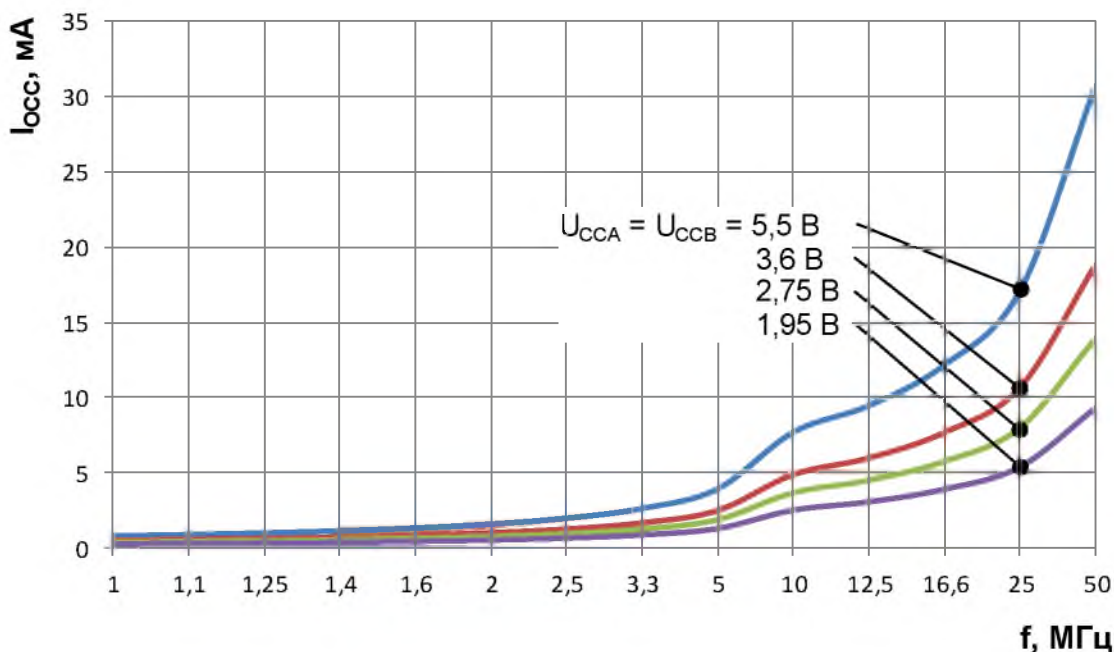


Рис. 6 – Зависимость динамического тока потребления (без нагрузки) $I_{осс}$ от частоты при $T = 20$ °C

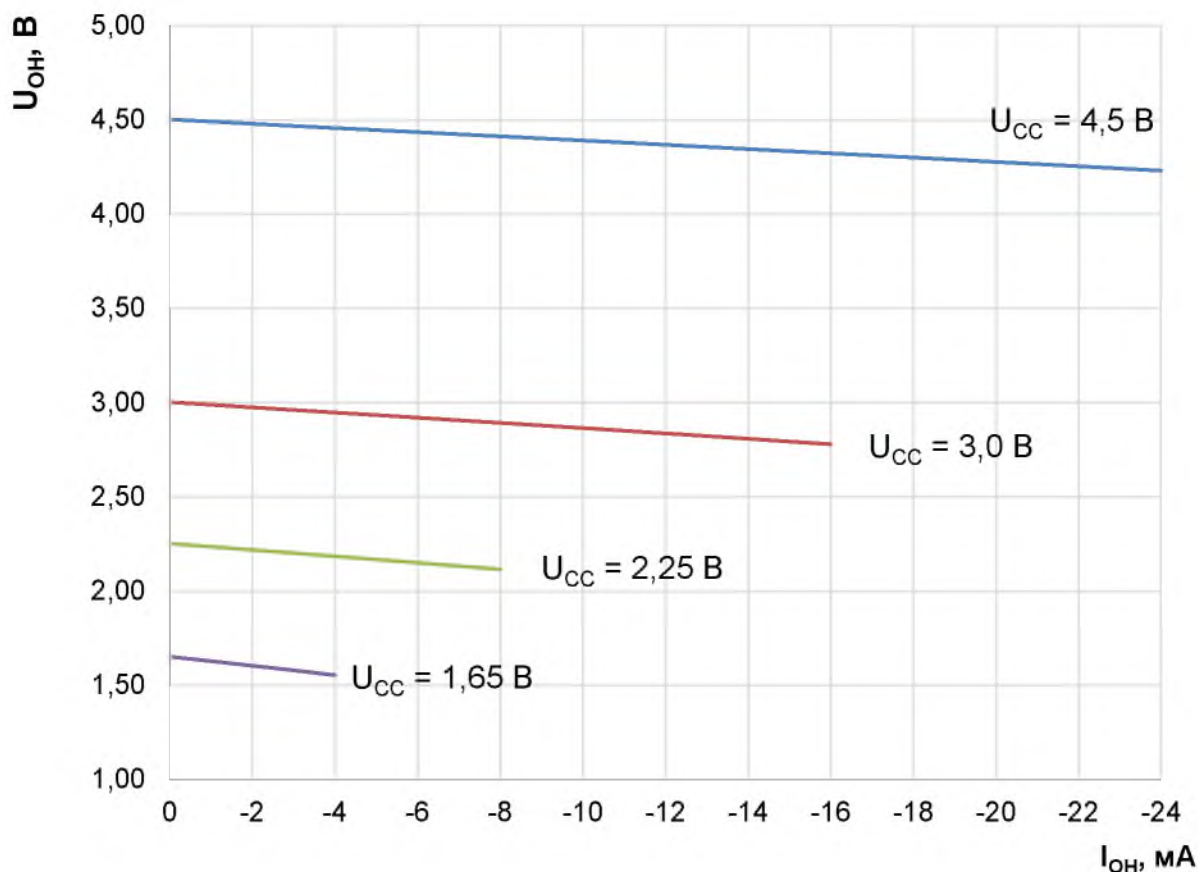


Рис. 7 – Зависимость выходного напряжения высокого уровня U_{OH} от выходного тока высокого уровня I_{OH} микросхем 5572ИН2АУ при температуре среды 25 °С

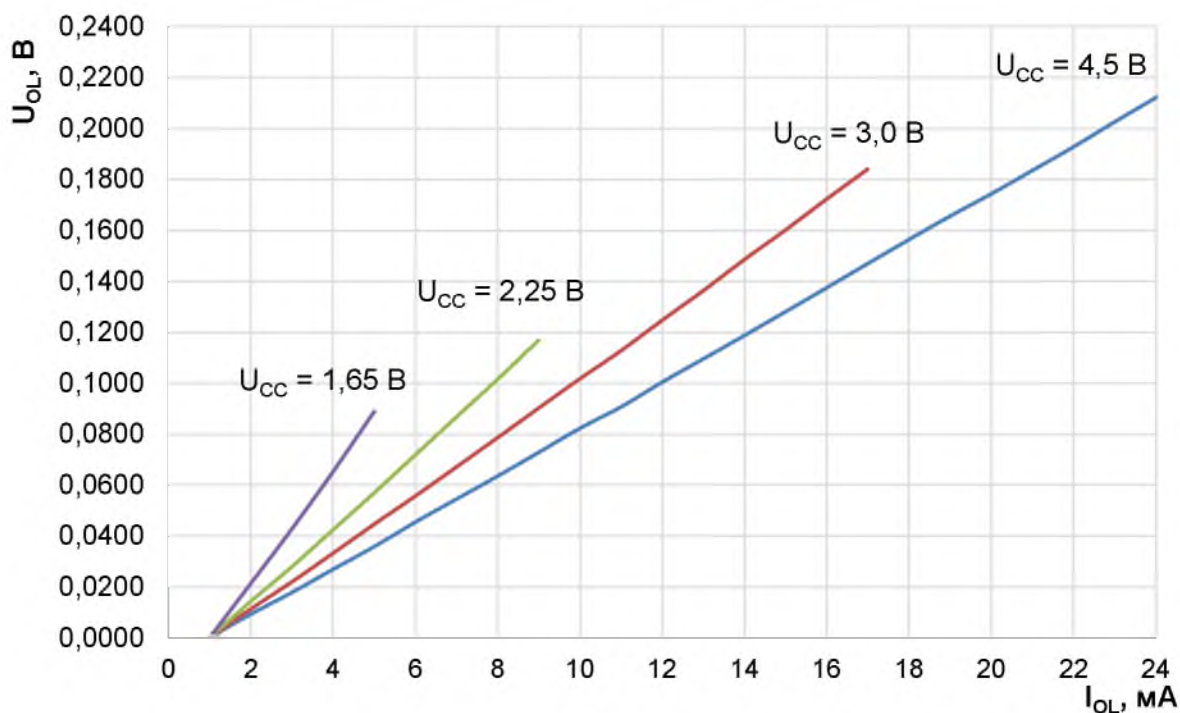


Рис. 8 – Зависимость выходного напряжения низкого уровня U_{OL} от выходного тока низкого уровня I_{OL} микросхем 5572ИН2АУ при температуре среды 25 °С

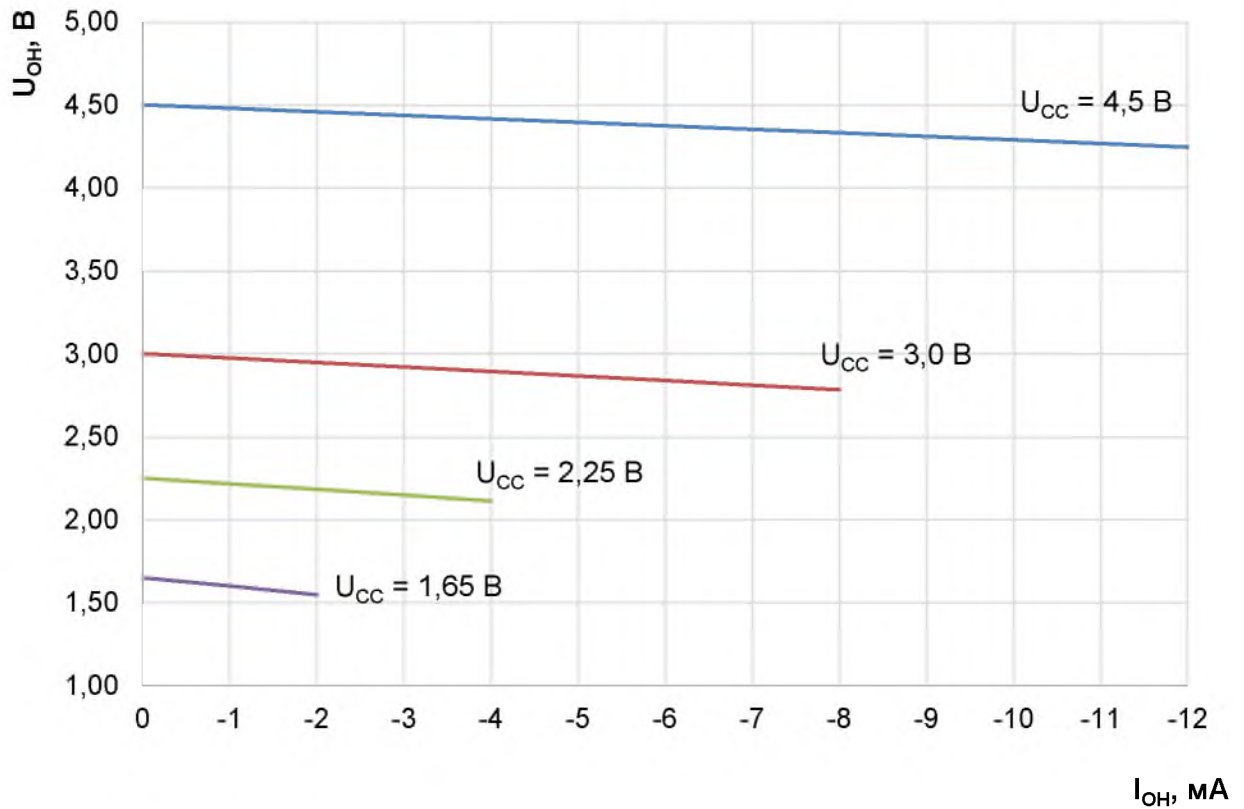


Рис. 9 – Зависимость выходного напряжения высокого уровня U_{OH} от выходного тока высокого уровня I_{OH} микросхем 5572ИН2БУ при температуре среды 25 °С

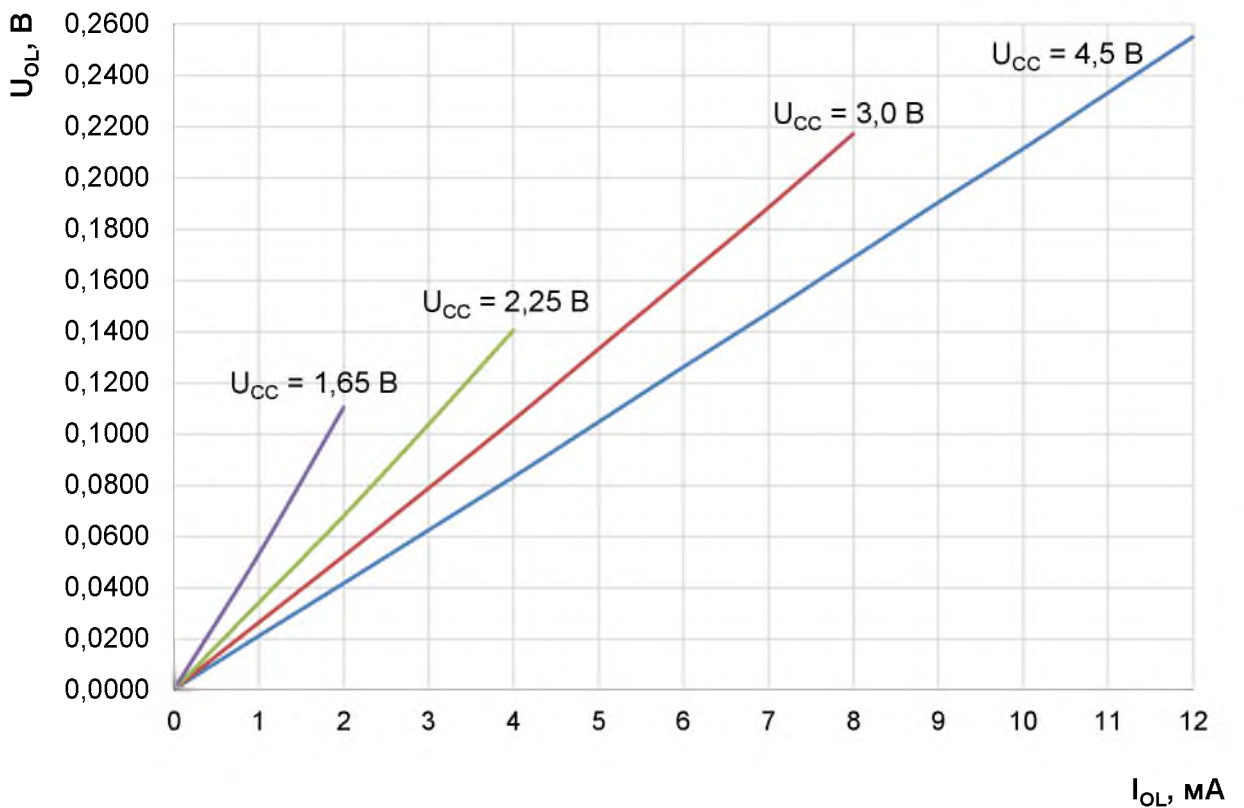


Рис. 10 – Зависимость выходного напряжения низкого уровня U_{OL} от выходного тока низкого уровня I_{OL} микросхем 5572ИН2БУ при температуре среды 25 °С

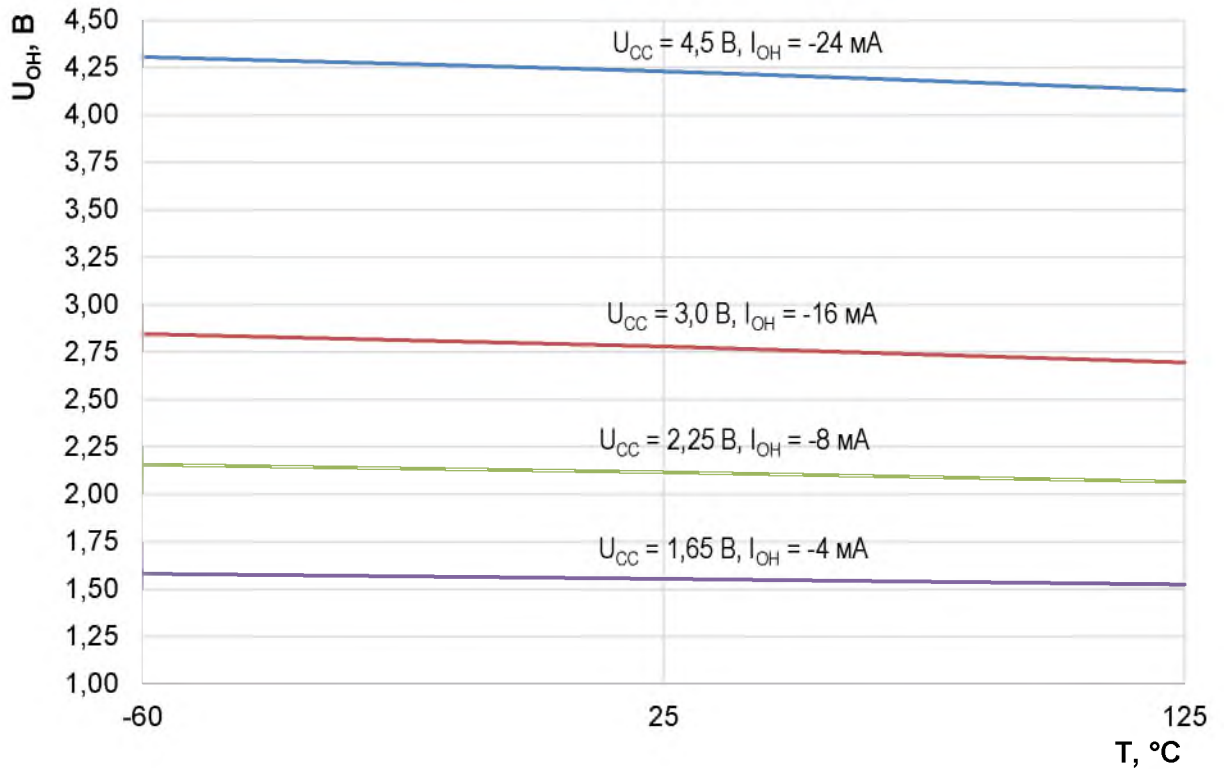


Рис. 11 – Зависимость выходного напряжения высокого уровня U_{OH} от температуры среды микросхем 5572ИН2АУ

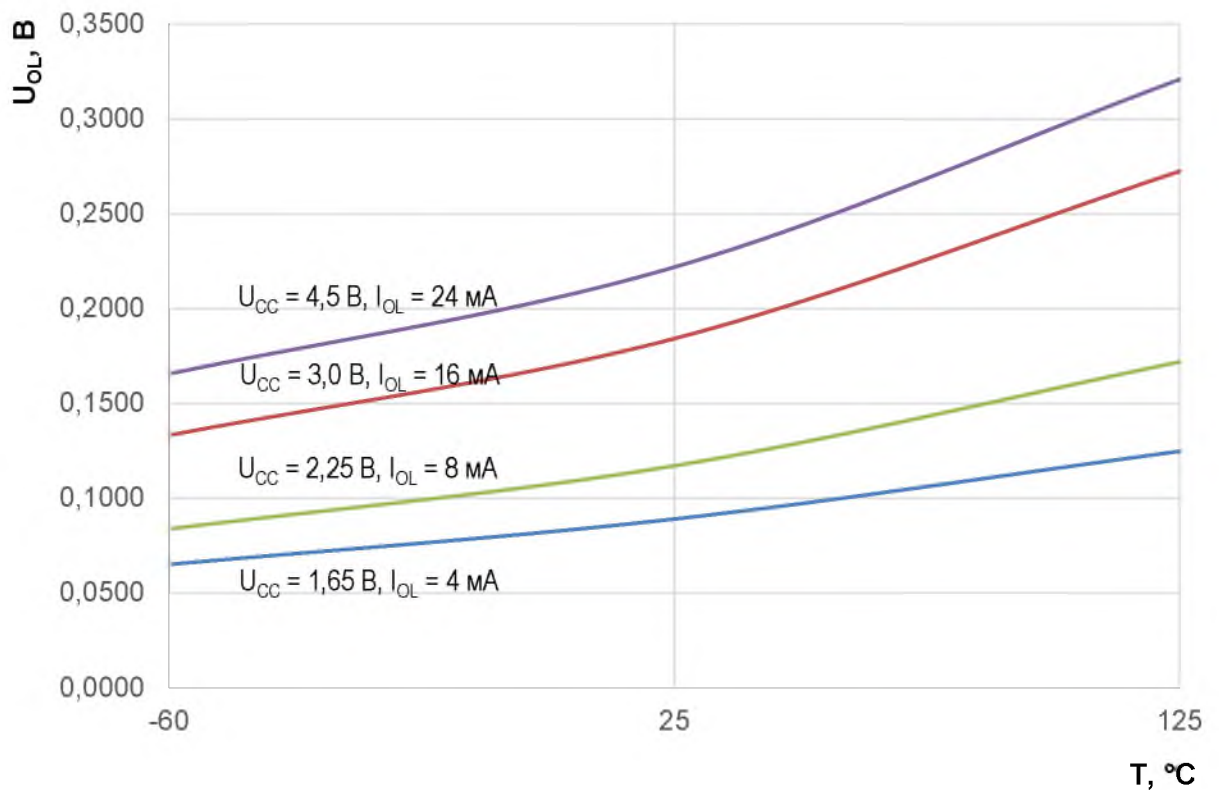


Рис. 12 – Зависимость выходного напряжения низкого уровня U_{OL} от температуры среды микросхем 5572ИН2АУ

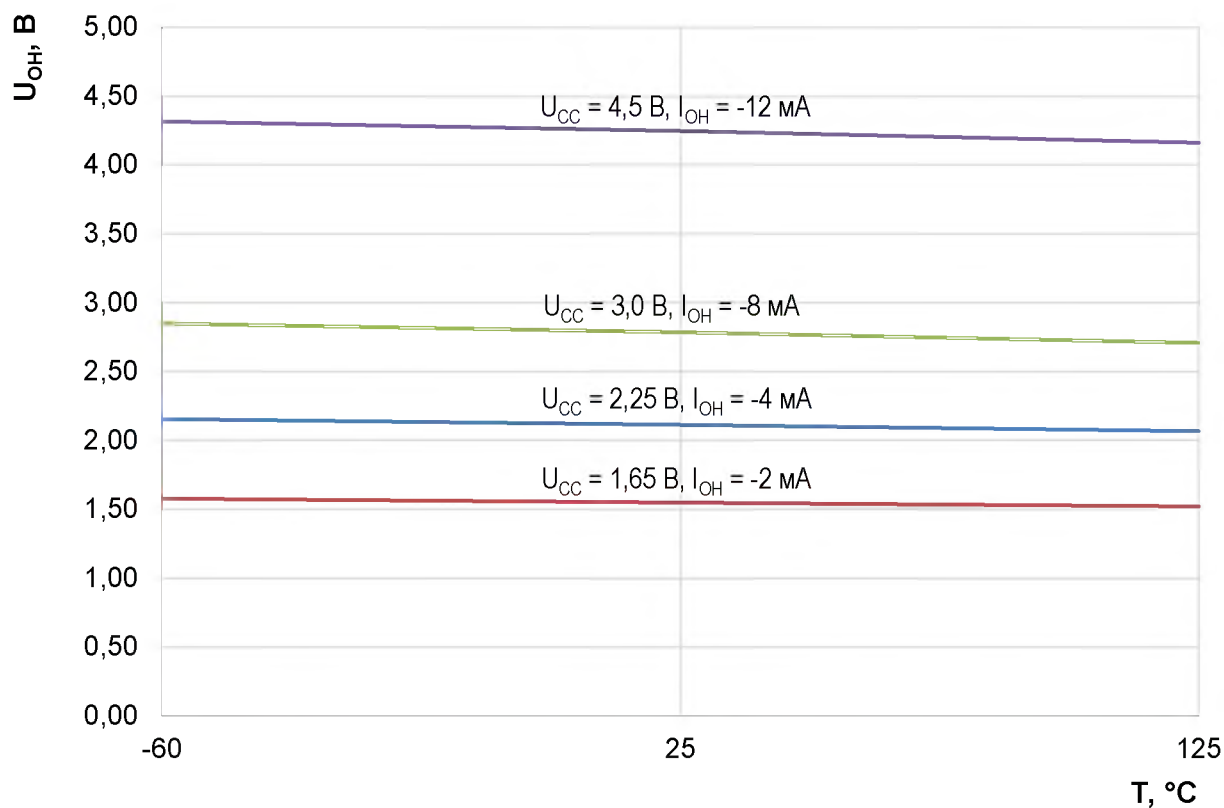


Рис. 13 – Зависимость выходного напряжения высокого уровня U_{OH} от температуры среды микросхем 5572ИН2БУ

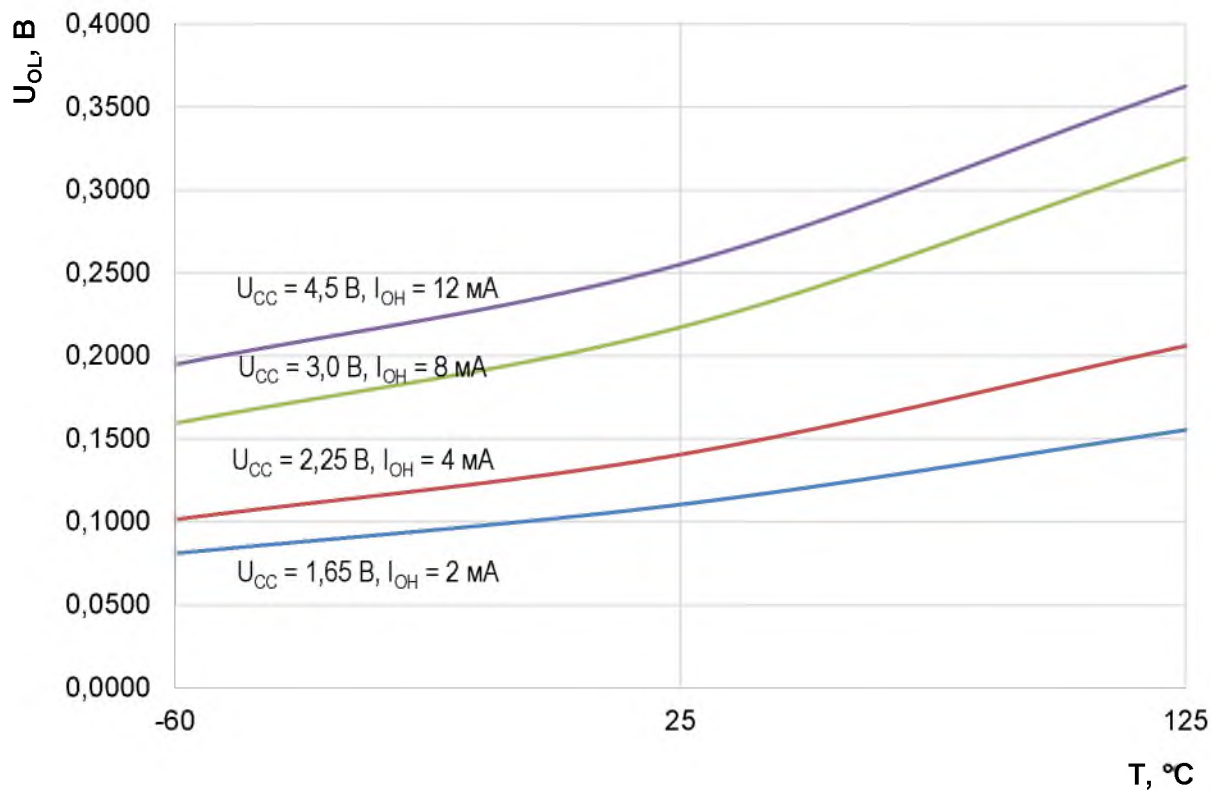
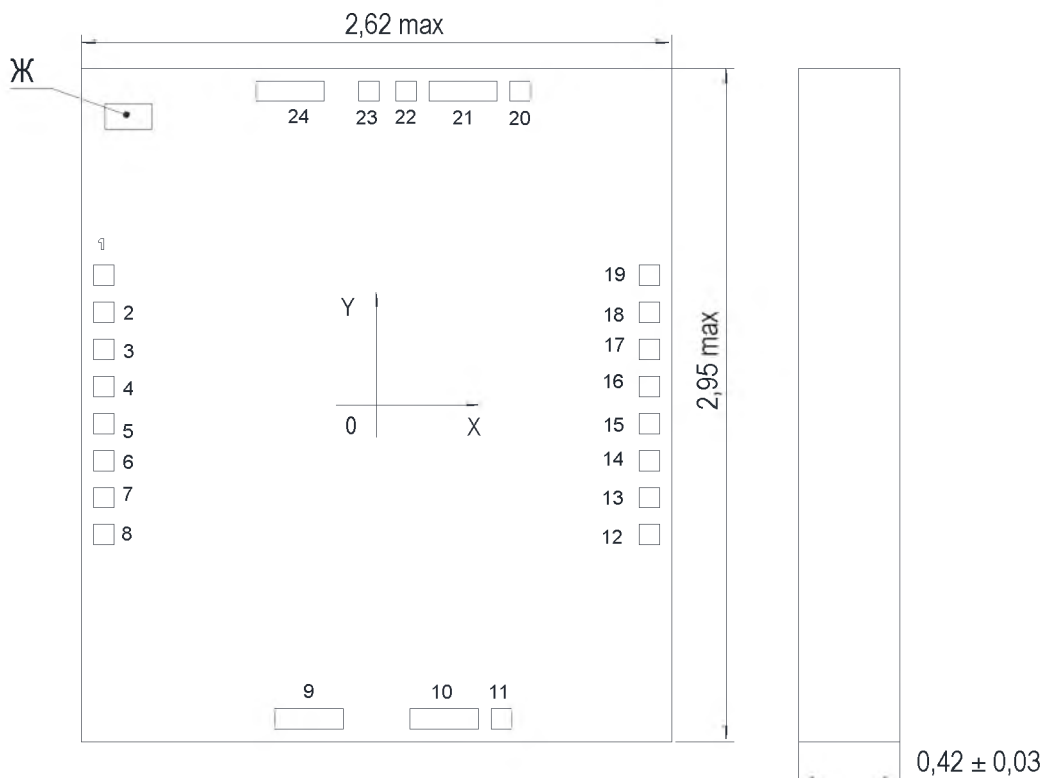


Рис. 14 – Зависимость выходного напряжения низкого уровня U_{OL} от температуры среды микросхем 5572ИН2БУ



- 1 Размеры контактных площадок (КП) кристалла:
 1 – 8, 11 – 20, 22, 23 – (85 × 85) мкм;
 9, 10 – (286 × 85) мкм;
 21, 24 – (282,6 × 85) мкм.
 Координаты КП – см. таблицу 14.
 Материал КП – AlCu (0,5 % Cu).
- 2 Ж – маркировка MLDR63 указана на каждом кристалле.
- 3 Номера КП кристалла, кроме первой, присвоены условно.

Рис. 16 – Кристалл (бескорпусное исполнение)

Таблица 14 – Координаты КП

№ КП	Обозначение КП	Координаты КП		№ КП	Обозначение КП	Координаты КП	
		X	Y			X	Y
1	B1	-1136,25	539,20	13	A7	1136,25	-385,10
2	B2	-1136,25	385,15	14	A6	1136,25	-231,05
3	B3	-1136,25	231,10	15	A5	1136,25	-77,00
4	B4	-1136,25	77,05	16	A4	1136,25	77,05
5	B5	-1136,25	-77,00	17	A3	1136,25	231,10
6	B6	-1136,25	-231,05	18	A2	1136,25	385,15
7	B7	-1136,25	-385,10	19	A1	1136,25	539,20
8	B8	-1136,25	-539,15	20	(NC/U _{CC} A)*	598,60	1306,30
9	G _N DB	-280,75	-1306,30	21	U _{CC} A	359,80	1306,30
10	G _N DA	280,75	-1306,30	22	DIR	122,10	1306,30
11	(G _N DA/NC)*	521,25	-1306,30	23	nOE	-32,90	1306,30
12	A8	1136,25	-539,15	24	U _{CC} B	-359,80	1306,30

* подключение КП согласно таблице 2

15 Информация для заказа

Обозначение	Маркировка	Тип корпуса	Температурный диапазон
5572ИН2АУ	ИН2А	Н06.24-1В	минус 60 – 125 °С
К5572ИН2АУ	КИН2А	Н06.24-1В	минус 60 – 125 °С
К5572ИН2АУК	КИН2А•	Н06.24-1В	0 – 70 °С
5572ИН2БУ	ИН2Б	Н06.24-1В	минус 60 – 125 °С
К5572ИН2БУ	КИН2Б	Н06.24-1В	минус 60 – 125 °С
К5572ИН2БУК	КИН2Б•	Н06.24-1В	0 – 70 °С
К5572ИН2Н4	К5572ИН2Н4 (на таре)	бескорпусная	минус 60 – 125 °С

Лист регистрации изменений

№ п/п	Дата	Версия	Краткое содержание изменения	№№ изменяемых листов	№№ новых листов
1	19.12.2012	1.0.1	Доработка по предложениям потребителя		
2	03.07.2013	1.1.1	Добавлено описание функционирования микросхемы, таблицы с параметрами	4-8	
3	01.08.2013	1.2.1	Исправление таблицы электрических параметров микросхемы	7, 8	
4	02.08.2013	1.2.2	Редактирование теста и таблиц	1,4,7,12	
5	01.11.2013	1.3.2	Исправлен габаритный чертеж микросхемы	11	
6	05.12.2013	1.4.2	Исправлена маркировка микросхем	12	
7	09.12.2013	1.5.2	Исправлена маркировка микросхемы на рисунке	1	
8	25.03.2014	2.0.0	Добавлено описание измерений времени распространения сигнала и времени задержки, таблицы с параметрами. Добавлены рисунки зависимостей динамического тока потребления		10-13
9	04.04.2014	2.0.1	Редактирование таблицы 3	5	
10	07.04.2014	2.0.2	Редактирование рисунка	1	
11	22.07.2014	2.1.0	Добавлен раздел Максимальная рабочая частота		10
12	25.05.2015	2.2.0	Введена микросхема в бескорпусном исполнении	По тексту	
13	15.06.2015	2.3.0	Исправление в таблице электрических параметров микросхемы	8	
14	02.09.2015	2.4.0	Исправления в таблице описания выводов	2	
15	25.02.2016	2.5.0	Добавлены подразделы «Указания по применению и эксплуатации», «Справочные данные», «Типовая схема включения»	7, 9, 14	
16	10.06.2016	2.6.0	Исправлены габаритные размеры кристалла на рис. 7	20	
17	28.01.2020	2.7.0	Добавлены максимальные значения емкости вывода. Добавлены зависимости (рис. 6 – 13)	12	20 - 23
18	16.06.2020	2.7.1	Исправлены опечатки на рис. 12, 13	23	
19	27.01.2021	2.8.0	Исправлено обозначение бескорпусной микросхемы/ Добавлено УГО	По тексту 3	
20	29.01.2021	2.9.0	ГЧ кристалла (рис. 16) приведен в соответствие с КД	26	